Makefile

Table des matières


```
# apt-get install make-doc
# info make
```

1 Variables spéciales

- `$<` : nom du premier fichier requis
- `$^` : liste de tous le fichiers requis
- `$@` : nom de la cible

- `$%` : rechercher un pattern dans la règle
- `$*` : recopier ce pattern dans les ordres
- compilation

  ```
  cible.o:  codeSource.c dépendence1.h dépendence2.h ...
            gcc -c $< -o $@

  .c.o:
            $(CC) -c $(CFLAGS) $(INCLUDES) $<
            @echo -n .
  ```

  Utilisation dans des exemples :

- édition des liens

  ```
  cible:      objet1.o objet2.o ... objetN.o
              gcc $^ -o $@
  ```

- transformations

  ```
  %.dvi : %.tex
  bibtex $*.aux

  # build directory
  %/placeHolder:
  @echo Build directory : $*
  @install -d $*
  @touch $*/placeHolder

  # move file into directory
  include/%.tex : $(root)/%/page.tex
  bin/extract.pl $< > include/$*.tex
  ```